

תבניות בעיצוב תוכנה

המצגות בנויות באופן שניתן להגיע לכל מצגת דרך מצגת הפתיחה
start_tavniot_itzuv . כמו כן ניתן להפעיל כל מצגת בנפרד.

אינדקס מצגות

מבוא

מצגת מבוא לתבניות בעיצוב	itsuv_yom_iyun04
מהי תבנית	sadna

רקורסיה

תבניות ברקורסיה	rec_patt
מה מותר ומה אסור ברקורסיה	rec_forbid

טיפוס נתונים מופשט

adt

רשימה

תבניות ברשימה	li_patt
ממשק טיפוס נתונים רשימה	li_unit
מה מותר ומה אסור ברשימה	li_forbid

מחסנית

תבניות בתור	st_patt
ממשק טיפוס נתונים מחסנית	st_unit
מה מותר ומה אסור	st_forbid
פעולת אופס	st_oops
בדיקת תקינות סוגריים	st_brack

תור

תבניות בתור	qu_patt
ממשק טיפוס נתונים תור	qu_unit
מה מותר ומה אסור בתור	qu_forbid

עץ-בינארי

תבניות בעץ	tr_patt
ממשק טיפוס נתונים עץ	tr_unit
מה מותר ומה אסור בעץ	tr_forbid
סריקה תחילית	tr_pre
סריקה תוכית	tr_in
סריקה סופית	tr_post
סריקה לפי רמות	tr_levels
חישוב ביטוי חשבוני	tr_expcalc
בנית עץ לביטוי חשבוני	tr_expression
בנית עץ חיפוש בינארי	tr_srch

יעילות

eff